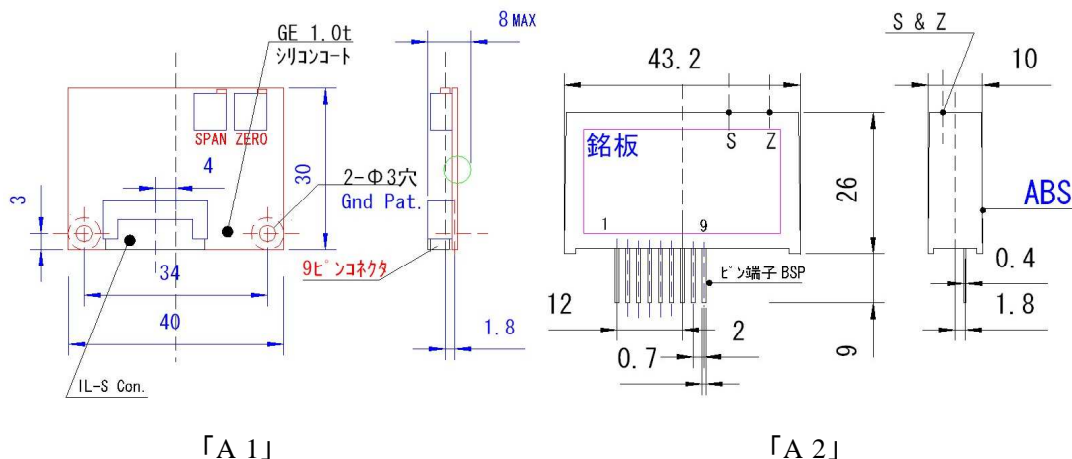


ハイブリッド集積回路 モジュール 一覧表

4 ~ 20 mA ひずみ ゲージブリッジ 電流変換器	高速応答
4 ~ 20 mA ハル列- 電流変換器	低速型
4 ~ 20 mA プロセッサ-対応 電流変換器	低速型
アナログ信号対 アナログ制御出力変換器	高速応答

■ 4 ~ 20 mA ひずみ ゲージブリッジ (7ボルト式)変換 TB11-()-2W(2線式), 3W(3線式)



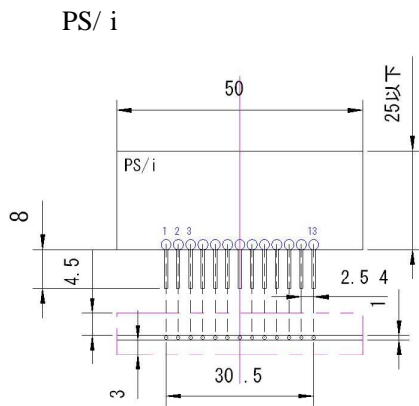
■ 特長 二線式動作設定時に於いては回路電圧が出力電流により変化しますから直線化補償回路を有効化しています。

- ① ケース サイズ A**= 印加電圧(DC24V)電源と回路間 非絶縁 防湿防滴加工
B2 = 電源と回路が電氣的な絶縁(電源 DC5V 0.4A) 防湿加工
* (対 電源、電気回路回路間 600V AC)
- ② 入力ブリッジ 700 Ω 以上 推奨 「350 Ω 以上 5K Ω 以下」
- ③ 入力感度 1 mV, 1.5 mV 2 mV / V ± 10 % (調整子 内蔵)
- ④ 回路ハイズ 9 V 以上 要 3 mA 以下
- ⑤ 精度 0.25% + 1.5uV/ °C (16mA F.S.)
- ⑥ 温度範囲 -5 ~ 45 °C 温度係数 0.05% / °C 以下
- ⑦ 端子 A 1= 9P × 2 列 圧接端子、着脱 (LY20 ;JAE)
A 2= クリップ端子 ピンピッチ 2 mm, 10ピン 半田付使用
- ⑧ 最大負荷抵抗 550 Ω 以下
- ⑨ 受注単位 5
- ⑩ ピン配列他 使用説明書をご参考ください*
- ⑪ 回路構成 2線式、3線式 外形寸法は同じです。
 - 11-1 トランスレーサ-用定電流回路
 - 11-2 演算増幅器
 - 11-3 電流変換回路
 - 11-4 端子などの補助回路
 - 11-5 応答速度調整コンデンサ

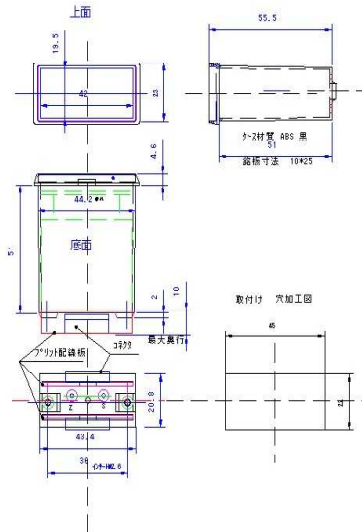
完

■ 4 ~ 20 mA ハル列- 電流変換

「絶縁目的回路」TB12-()-()



「B1」ピン式



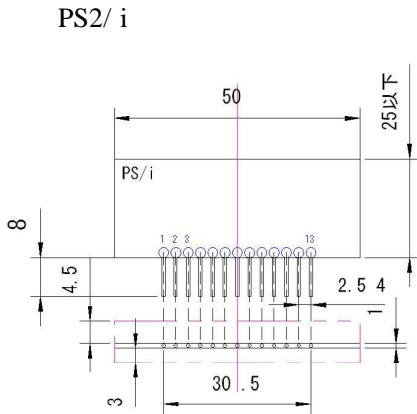
「B2」コネクタ式

- ① ケース サイズ B1= 防湿構造 (電源と非絶縁) 操作電源 ± 12V 0.1A
B2= 防湿構造 (電源回路 絶縁) 電源 DC5V 0.4A
* 絶縁耐圧 600V AC
- ② 入力周波数範囲 500Hz (4mA) ~ 2500Hz (20mA) 比例
波形= 不問ただし比率 50% ± 15% (周波数範囲 0~3000Hz)
- ③ 精 度 0.25% (16mA F.S.)
- ④ 時 定 数 0.3 Sec 最大
- ⑤ 信 号 入 力 フォトカプラ「TLP-181」× 1 (5Vドライブ時入力側 330 Ω)
フォトカプラは「B1」タイプは外付け, 「B2」タイプは内蔵
- ⑥ 温 度 範 囲 -5 ~ 45 °C
- ⑦ 端 子 B1= 13Pピン クリップ 端子 (2.54ピッチ)
B2= 14 × 2 列圧接式端子、着脱 (LY20, JAE) ピッチ 2mm
- ⑧ 最大 負荷抵抗 550 Ω 以下
- ⑨ 受 注 単 位 5
- ⑩ ピン 配列 他 使用説明書ご参照ください*
- ⑪ 回 路 構 成
 - 11-1 波形整形、微分
 - 11-2 積分器
 - 11-3 電流変換
 - 11-4 定電圧回路

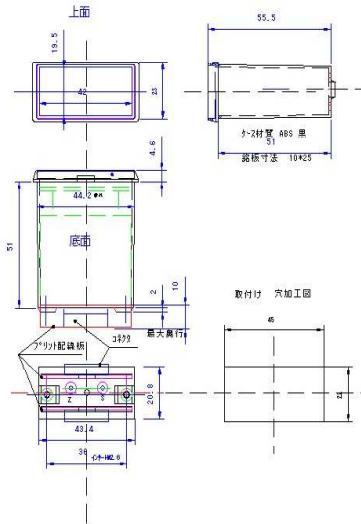
完

■ 4 ~ 20 mA フォトダイオード対応 電流変換

「絶縁目的回路」TB13-()-()



「B1」ピン式



「B2」コネクタ式

- | | |
|---------------|---|
| ① ケース サイズ | B1= 防湿構造 (電源と非絶縁) 電源操作 ±12V 0.1A
B2= 入力および電源回路絶縁式 (電源 DC5V 0.4A) |
| ② 入力 信号形式 | デジタル信号 LSTTL (3線式= SD,CS,CLK) |
| ③ 精 度 | 0.1% (16mA F.S) |
| ④ 温 度 範 围 | -5 ~ 45 °C 温度係数 0.02% / °C |
| ⑤ 信号 インターフェース | 高速フォトダイオード×3 「TLP-2095」内蔵 |
| ⑥ 端 子 | B1= 13ピンクリップ端子 (2.54ピッチ)
B2= 着脱式 14P×2列 (圧接式) (LY20 ,JAE) |
| ⑦ 最大 負荷抵抗 | 550 Ω 以下 |
| ⑧ 回路間 耐電圧 | * B2方式において 600V AC |
| ⑨ ピン 配列 他 | 使用説明書をご覧ください* |
| ⑩ 回 路 構 成 | |
| | 10-1 ロジック インターフェース |
| | 10-2 D/A コンバータ |
| | 10-3 演算増幅器 |
| | 10-4 電流変換器 |

完

■ アナログ信号対 デジタル制御 アナログ出力変換器 「14ビット」 高速、高精度

- ① 使用目的 アナログ回路の自動調節「ゼロ、スパン調節、メモリ、各種計算」
 サブモジュール代替
- ② 追従速度 任意調節
- ③ 入力分解能 ± 18ビット
- ④ 出力精度 ± 13ビット
- ⑤ 回路システム デジタル制御
- ⑥ 処理時間 25 mS
- ⑦ 入力範囲 ± 2 V 10 K Ω 以上
- ⑧ 出力電圧 ± 2 VDC 5 mA
- ⑨ 印加電圧、電流 9~26 V DC 0.2 A Max
- ⑩ 大きさ、重さ 60 角 高さ 25 mm 100g
- ⑪ 接続 ねじなし端子板 詳細は別紙参照
- ⑫ 回路構成
 - 12-1 前置増幅器
 - 12-2 $\Sigma \Delta$ A/DC
 - 12-3 DAC
 - 12-4 マイコン
 - 12-5 制御用インターフェイス
 - 12-6 通信用インターフェイス
 - 12-7 電源部
 - 12-8 回路基板と端子部

完

トランスペース